

24/13

24. Mai 2013

Amtliches Mitteilungsblatt

Seite

**Dritte Ordnung zur Änderung der
Studienordnung für den Bachelor-
studiengang Computer Engineering**
im Fachbereich Ingenieurwissenschaften I
vom 15. Mai 2013.

323

Herausgeber

Die Hochschulleitung der HTW Berlin
Treskowallee 8
10318 Berlin

Redaktion

Rechtsstelle
Tel. +49 30 5019-2813
Fax +49 30 5019-2815

HOCHSCHULE FÜR TECHNIK UND WIRTSCHAFT BERLIN

Dritte Ordnung zur Änderung der Studienordnung

für den Bachelorstudiengang

Computer Engineering

im Fachbereich Ingenieurwissenschaften I vom 15. Mai 2013

Auf Grund von § 17 Abs. 1 Nr. 1 der Neufassung der Satzung der Hochschule für Technik und Wirtschaft Berlin (HTW Berlin) zu Abweichungen von Bestimmungen des Berliner Hochschulgesetzes (AMBl. HTW Berlin Nr. 29/09) in Verbindung mit § 31 des Gesetzes über die Hochschulen im Land Berlin (Berliner Hochschulgesetz - BerIHG) in der Fassung der Bekanntmachung vom 26. Juli 2011 (GVBl. S. 378) hat der Fachbereichsrat des Fachbereiches Ingenieurwissenschaften I der Hochschule für Technik und Wirtschaft Berlin (HTW Berlin) am 15. Mai 2013 die folgende Dritte Ordnung zur Änderung Studienordnung für den Bachelorstudiengang Computer Engineering vom 11. Januar 2006 (AMBl. FHTW Berlin Nr. 27/06, zuletzt geändert am 7. Juli 2010 (AMBl. HTW Nr. Berlin 40/10), beschlossen¹:

Artikel I

Nr. 1

Diese Änderungsordnung gilt für alle Studierenden des Bachelorstudienganges Computer Engineering.

Nr. 2

Anlage 2 Modulbeschreibung für den Bachelorstudiengang Computer Engineering

Die Zeilen notwendige und empfohlene Voraussetzungen der Beschreibungen der Module B10, B21, B22, B23, B24, B32, B33, B34, B38, B43 und B44 werden gestrichen und wie folgt neu gefasst:

„Name	B10 Digital Design 1
Empfohlene Voraussetzungen	B6, B9
Notwendige Voraussetzungen	keine

Name	B21 Computer Systems Engineering 1 (Entwurf elektronischer Schaltungen - Leiterplatten und Elektroniktechnologie)
Empfohlene Voraussetzungen	B5, B6, B9, B10
Notwendige Voraussetzungen	keine

¹ Bestätigt durch die Hochschulleitung der Hochschule für Technik und Wirtschaft Berlin am 22. Mai 2013.

Name	B22 Computer Systems Engineering 2 (Computerschnittstellen und Netzwerkperipherie)
Empfohlene Voraussetzungen	B1, B17, B20
Notwendige Voraussetzungen	B10, B21

Name	B23 Computerarchitektur 2
Empfohlene Voraussetzungen	B17
Notwendige Voraussetzungen	keine

Name	B24 Betriebssysteme 2
Empfohlene Voraussetzungen	B19
Notwendige Voraussetzungen	Keine

Name	B32 Computer Design
Empfohlene Voraussetzungen	B1, B9, B10, B17, B20
Notwendige Voraussetzungen	Keine

Name	B38 Computer Systems Engineering 3
Empfohlene Voraussetzungen	B8, B9, B10, B17, B21, B22, B32
Notwendige Voraussetzungen	keine

Name	B43 Digital Design 2
Empfohlene Voraussetzungen	B10
Notwendige Voraussetzungen	Keine

Name	B44 IC Entwurf (Entwurf von digitalen Systemen in VHDL)
Empfohlene Voraussetzungen	B9, B10
Notwendige Voraussetzungen	Keine

Wahlpflichtmodule der Vertiefung „Systems-on-Chip“:

Name	B33 Embedded Systems
Empfohlene Voraussetzungen	B17, B19, B20, B32
Notwendige Voraussetzungen	Keine

Name	B34 Embedded und mobile Datenbanken
Empfohlene Voraussetzungen	B30
Notwendige Voraussetzungen	Keine“

Nr. 3**Anlage 2A Niveaueinstufung der Module**

Die Tabelle unter der Zwischenüberschrift „Folgende Module werden der Niveaustufe 1b mit verbindlicher Vorleistung zugeordnet“ wird gestrichen und durch nachfolgende Tabelle ersetzt:

„Modul	Voraussetzungen
B22 Computer Engineering 2	B10 Digital Design 1 B21 Computer Systems Engineering 1
B28 Computer Netzwerke 2	B27 Computer Netzwerke 1
B36 VLSI-Entwurf und -Technologie	B44 IC Entwurf
B37 Testen von Computersystemen	B8 Elektrische Messtechnik“

Artikel 2

Diese Ordnung tritt am Tage nach ihrer Veröffentlichung im Amtlichen Mitteilungsblatt der HTW Berlin in Kraft.

